

Le but de cette séance est de vous apprendre à déboguer un circuit qui sera réutilisé dans les TP suivants. L'intérêt est donc double:

- Au niveau de l'état d'esprit l'objectif est de vous apprendre, par la pratique, la méthodologie du débogage. Cela vous resservira toujours étant donné que la découverte des erreurs est universelle et touche également des domaines autres que l'informatique ou l'électronique.
- Au niveau connaissances techniques: vous faire découvrir (ou revoir) un circuit ayant été déployé dans l'industrie qui sera utilisé dans les TP suivants.

Pour explorer toutes les fonctionnalités du circuit, vous devez, au cours de cette séance, valider la vue comportementale qui vous sera fournie. (Deux fichiers VBE par binôme ). Vous trouverez la DATA SHEET de ce circuit en bas de la page.

La validation devra être réalisée à l'aide de vecteurs de tests générés avec genpat.

Les vecteurs doivent être soigneusement écrits pour vous permettre de déceler un bug insidieusement inséré dans votre fichier comportemental .vbe. Environ 500 patterns suffiront pour debugger votre AMD2901.

Remarque : L'Amd2901 que vous allez récupérer présente quelques différences par rapport à la spécification fournie :

- La RAM est modélisée par un banc de registres à triple accès (un accès en écriture, deux accès en lecture). Ceci implique que les lectures et les écritures mémoire se font sur front montant du signal d'horloge ck.
- Les drapeaux np et ng sortent la valeur '1' pour les opérations logiques.