

Cours Methodologie de Conception VLSI

Transparents des cours (téléchargeables en format .pdf)

- C1: Modélisation comportementale
- C2: Schémas hiérarchiques multi-niveaux
- C3: Automates synchrones
- C4: Outils de synthèse et bibliothèques
- C5: Placement & routage
- C6: Contrôle du placement
- C7: Test des circuits intégrés VLSI
- C8: Evolutions actuelles

Textes des TP

- TP1 : Modélisation comportementale VHDL data-flow
- TP2 : Modélisation structurelle VHDL
- TP3 : Bibliothèque de cellules pré-caractérisées
- TP4 : Débogage du modèle comportemental du composant Am2901

Annales d'examen (téléchargeables en format .pdf)

- Janvier 2005
- Janvier 2006
- Novembre 2006
- Mars 2007