

En travaux... prêt dans la semaine du 28 novembre 2021 !

[[Start](#)] [[Config](#)] [[MIPS User](#)] [[MIPS Kernel](#)] ? [[Cours 9](#)] [[Cours 10](#)] [[Cours 11](#)] ? [[?TME 9](#)] [[?TME 10](#)] [[TME 11](#)]

Codes (tgz) ? [[gcc & simulateur](#)] [[TME 9](#)] [[TME 10](#)] [[TME 11](#)]

Gestionnaire d'interruptions et application multi-tâches en temps partagé

Cette page décrit la séance complète : partie TD et partie TP. Elle commence par la partie TD avec des questions ou des exercices à faire sur papier, réparties dans 4 sections. Certaines questions de sections différentes sont semblables, c'est normal, cela vous permet de réviser. Puis, dans la partie TP, il y a des questions sur le code avec quelques exercices de codage simples à écrire et à tester sur le prototype. La partie TP est découpée en 3 étapes. Pour chaque étape, nous donnons (1) une brève description avec une liste des objectifs principaux de l'étape, (2) une liste des fichiers avec un bref commentaire sur chaque fichier, (3) une liste de questions simples dont les réponses sont dans le code, le cours ou le TD et enfin (4) un petit exercice de codage.

IMPORTANT

Avant de faire cette séance, vous devez avoir lu les documents suivants :

- [Cours sur le gestionnaire d'interruption et les threads](#) : *obligatoire*
- [Document sur l'assembleur du MIPS et la convention d'appel des fonctions](#) : *recommandé, mais déjà lu*
- [Documentation sur le mode kernel du MIPS32](#) : *obligatoire*