Cours Jpeg

Exécution sur station

- Définition TCG mono_pipe (DSX)
- Dimensionnement canaux: largeur, profondeur (DSX)
- Écriture tâche IQZZ (C)
- Dimensionnement des primitives de communication

Exécution SoC plateforme mono processeur

- Définition archi
- Validation par un "Hello World !" 4 tâches
- Mapping MJpeg sur l'archi
    - Comparaison des perfs pour MutekS/MutekD

Exécution sur plateforme multi processeur

- Construction archi générique
- Mapping
    - 5, 4, 3, 2 CPUs

Influence des caches

- Instructions
- Données

Introduction du coprocesseur IDCT

- Threader paramétrable
- Copro matériel

Multi-pipeline

- Définition TCG multi-pipe
- Définition architecture clusterisée