

## 1. Description de l'Architecture

1. ISA
2. Architecture

# Description de l'Architecture

## ISA

L'ISA utilisé est l'OpenRISC 1000. Défini par Damjan Lampret, et dont la première implémentation de cette norme est l'OpenRISC 1200, un processeur scalaire pipeline 5 étages.

D'après ces concepteurs cette ISA ce veut :

- libre et ouvert
- simple et performante ciblant les environnements principalement embarqués
- flexible (définition de plusieurs sous-ensembles dont des instructions flottantes ou vectorielles)
- supportant la mémoire virtuelle et la cohérence des caches
- ...

## Architecture

---

- Prédicteur de Branchement

Le prédicteur de branchement en détail.

- Unité d'exécution

L'unité d'exécution dans ses moindres détails.