

I. La plate-forme matérielle

II. Architecture du MUTEKP

III. Introduction au noyau MUTEKP

III.1 Le concept d'un thread dans le système

III.2 États d'un thread

III.3 Les transitions d'états

III.4 Ordonnancement des threads

III.5 Organisation et gestion de la mémoire

III.5.1 L'organisation mémoire

III.5.2 La gestion mémoire

III.6 Le buffer système

IV. Détail du noyau et les structures de données système

IV.1 Gestion des threads

IV.1.1 La structure de donnée du thread

IV.1.2 La structure de donnée Ordonnanceur et la table d'ordonnancement

IV.2 Gestion de la mémoire

IV.2.1 La structure gestionnaire mémoire

IV.3 Gestion des périphériques

IV.3.1 La structure gestionnaire des verrous

IV.3.2 Représentation des cibles (TTY, Timer et ICU)

IV.4 Gestion des interruptions