

Plan

Les GPIO du PIC16F877

cours n°4
LI326

- Les GPIO du pic
- Lecture de la documentation
- Usages
 - Commande de LEDs
 - Afficheur 7-segments
 - Bouton poussoir
 - Clavier matriciel
 - Clavier 1 fil

GPIO: General Purpose Input/Output

Selon Wikipedia:

- Les ports GPIO (General Purpose Input/Output, c'est-à-dire entrée/sortie pour un usage général) sont des ports d'entrée/sortie très utilisés dans le monde des microcontrôleurs, en particulier dans le domaine de l'électronique embarquée. Les périphériques GPIO comportent un ensemble de ports d'entrée/sortie qui peuvent être configurés pour jouer soit le rôle d'une entrée, soit le rôle d'une sortie.
- Lorsqu'un port GPIO est configuré en tant que sortie, on peut écrire dans un registre interne afin de modifier l'état d'une sortie. Lorsqu'il est configuré en tant qu'entrée, on peut détecter son état en lisant le contenu d'un registre interne.
- De plus, les périphériques GPIO peuvent produire des interruptions et des événements d'accès direct à la mémoire.

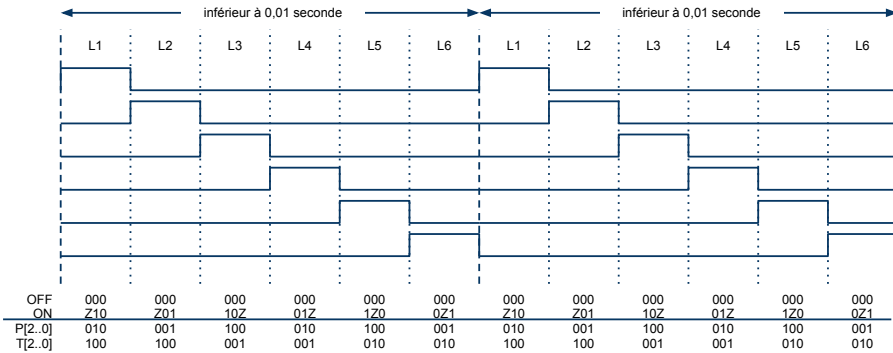
Registres impliqués

- 5 ports: A,B,C,D,E
- Tous les ports ne sont pas égaux.
- Certains ports peuvent lever des interruptions.

File Address	File Address	File Address	File Address
Indirect addr.(1)	Indirect addr.(1)	Indirect addr.(1)	Indirect addr.(1)
TMR0 01h	OPTION REG 81h	TMR0 101h	OPTION REG 180h
PCL 02h	PCL 82h	PCL 102h	PCL 181h
STATUS 03h	STATUS 83h	STATUS 103h	STATUS 182h
FSR 04h	FSR 84h	FSR 104h	FSR 183h
PORTA 05h	TRISA 85h	PORTB 105h	TRISA 184h
PORTB 06h	TRISB 86h	PORTB 106h	TRISB 185h
PORTC 07h	TRISC 87h	PORTC 107h	TRISC 186h
PORTD(1) 08h	TRISD(1) 88h	PORTD 108h	TRISD 187h
PORTE(1) 09h	TRISE(1) 89h	PORTE 109h	TRISE 188h
PCLATH 0Ah	PCLATH 8Ah	PCLATH 10Ah	PCLATH 189h
INTCON 0Bh	INTCON 8Bh	INTCON 10Bh	INTCON 18Ah
PIR1 0Ch	PIE1 8Ch	EEDATA 10Ch	EECON1 18Bh
PIR2 0Dh	PIE2 8Dh	EEADR 10Dh	EECON2 18Ch
TMR1L 0Eh	PCON 8Eh	EEDATH 10Eh	Reserved(2) 18Dh
TMR1H 0Fh		EEADRH 10Fh	Reserved(2) 18Eh
T1CON 10h			Reserved(2) 18Fh
TMR2 11h	SSPCON2 91h		General Purpose Register 16 Bytes 190h
T2CON 12h	PR2 92h		General Purpose Register 16 Bytes 191h
SSPBUF 13h	SSPADD 93h		General Purpose Register 16 Bytes 192h
SSPCON 14h	SSPSTAT 94h		General Purpose Register 16 Bytes 193h
CCPR1L 15h			General Purpose Register 16 Bytes 194h
CCPR1H 16h			General Purpose Register 16 Bytes 195h
CCP1CON 17h			General Purpose Register 16 Bytes 196h
RCSTA 18h	TXSTA 98h	General Purpose Register 16 Bytes 117h	General Purpose Register 16 Bytes 197h
TXREG 19h	SPBRG 99h	General Purpose Register 16 Bytes 118h	General Purpose Register 16 Bytes 198h
RCREG 1Ah		General Purpose Register 16 Bytes 119h	General Purpose Register 16 Bytes 199h
CCPR2L 1Bh		General Purpose Register 16 Bytes 120h	General Purpose Register 16 Bytes 200h
CCPR2H 1Ch		General Purpose Register 16 Bytes 121h	General Purpose Register 16 Bytes 201h
CCP2CON 1Dh		General Purpose Register 16 Bytes 122h	General Purpose Register 16 Bytes 202h
ADRESH 1Eh	ADRESL 9Eh	General Purpose Register 16 Bytes 123h	General Purpose Register 16 Bytes 203h
ADCON0 1Fh	ADCON1 9Fh	General Purpose Register 16 Bytes 124h	General Purpose Register 16 Bytes 204h
		General Purpose Register 16 Bytes 125h	General Purpose Register 16 Bytes 205h
General Purpose Register 96 Bytes 7Fh	General Purpose Register 80 Bytes EFh	General Purpose Register 16 Bytes 126h	General Purpose Register 16 Bytes 206h
	accesses 70h-7Fh F0h	General Purpose Register 16 Bytes 127h	General Purpose Register 16 Bytes 207h
Bank 0	Bank 1	Bank 2	Bank 3
		accesses 70h-7Fh 17Fh	accesses 70h-7Fh 1FFh

Multiplexage temporel

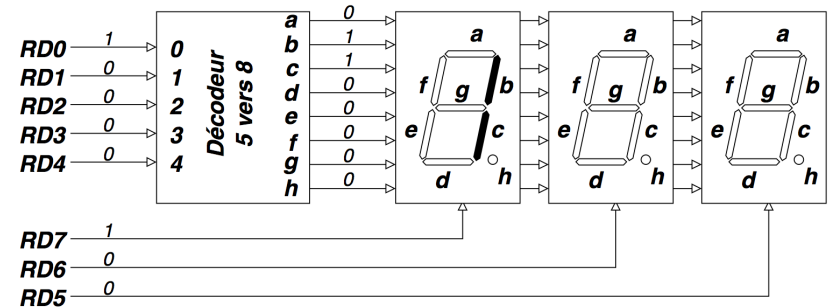
- Les LEDs s'allument et s'éteignent instantanément.
- L'œil humain ne distingue pas les clignotements > à 100Hz.
- Si on allume les LEDs à tour de rôle à une fréquence supérieure à 100Hz on peut "voir" plusieurs leds allumées.
- avec 6 leds:



Afficheurs 7 segments

commande de 3 afficheurs 7-segments (branchés sur le port D) grâce au multiplexage temporel.

Par exemple, si le PORTD présente la valeur B'1000001', cela affiche « 1... »



Algorithme d'affichage

soit

- Vaff une valeur sur 6 bits à afficher
- Baff le numéro du bit à afficher (sera compris entre 0 et 5)
- Paff un tableau de 6 cases avec les codes à mettre sur les Ports pour afficher 1
Paff [6] = {010,001,100,010,100,001};
- Taff un tableau de 6 cases avec les codes à mettre sur les Dir (Tris) pour afficher 1
Taff [6] = {100,100,001,001,010,010};
- P La valeur du port
- T La direction du port

algo:

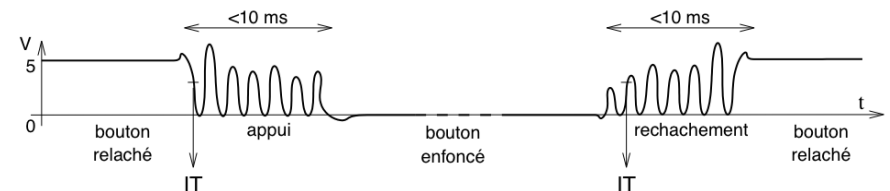
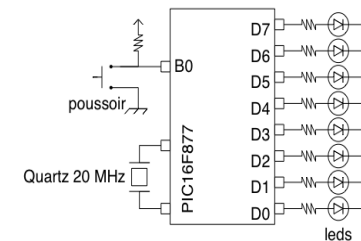
```

faire périodiquement (p. ex. 10ms)
  P = 0; T = 0;
  si ((Vaff >> Baff) & 1) alors
    T = Taff [ Baff ];
    P = Paff [ Baff ];
  finsi
  Baff = ( Baff + 1 ) % 6;
finfaire
    
```

Le bouton poussoir

Une entrée sur 1 bit numérique:

- relâché : 1
- appuyé : 0



Traitement des rebonds

Il suffit d'échantillonner à une période supérieure aux rebonds, mais inférieure à la durée d'appui

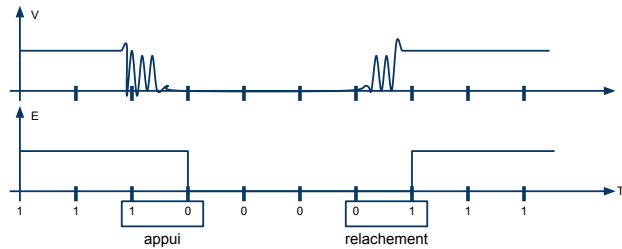
soit

- B : une variable
- E : la valeur du bouton poussoir
- appui : un drapeau à 1 si appui
- relache : un drapeau à 1 si relachement

faire périodiquement

```

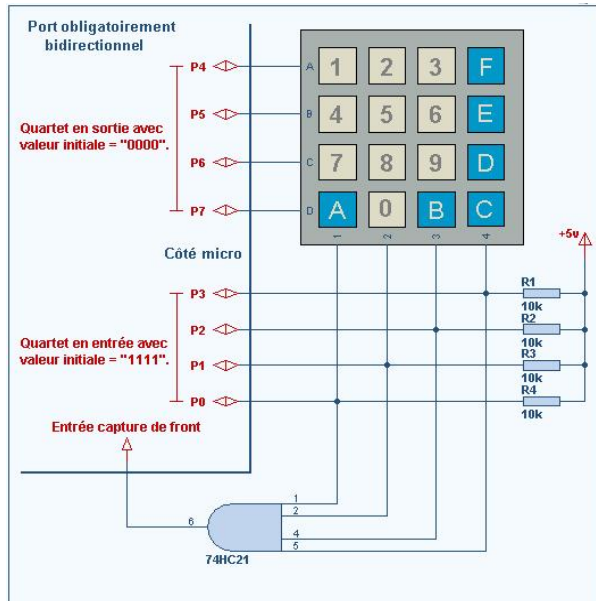
B = (B << 1) & E
si (B & 3) == 2 alors
  appui = 1
fin si
si (B & 3) == 1 alors
  relache == 1
fin si
fin faire
    
```



Clavier matriciel

P4 à P7 à 0 permet de détecter un appui

puis on place une des lignes à 0 les autres en entrée et on lit P0 à P3

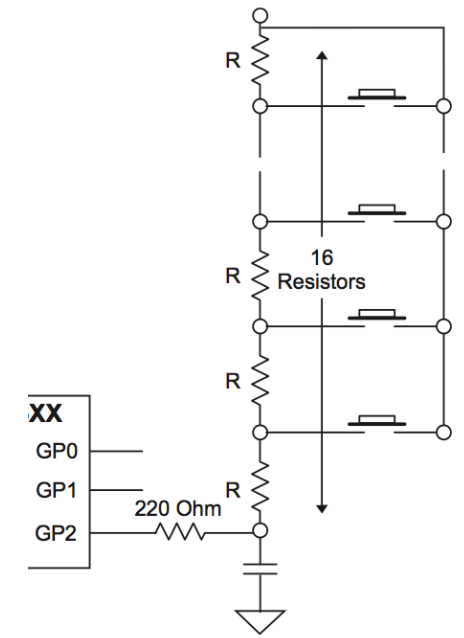


clavier 1 fil

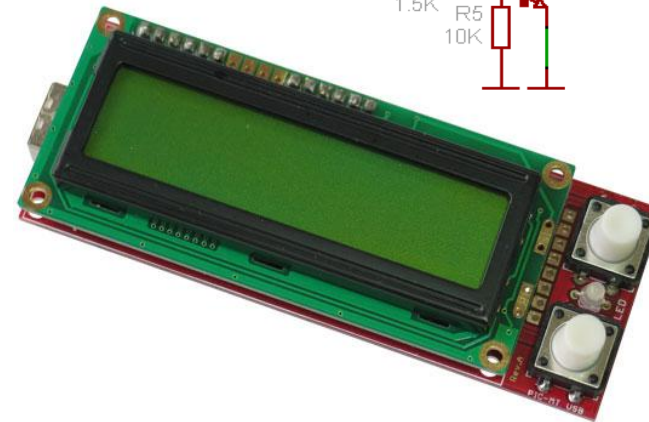
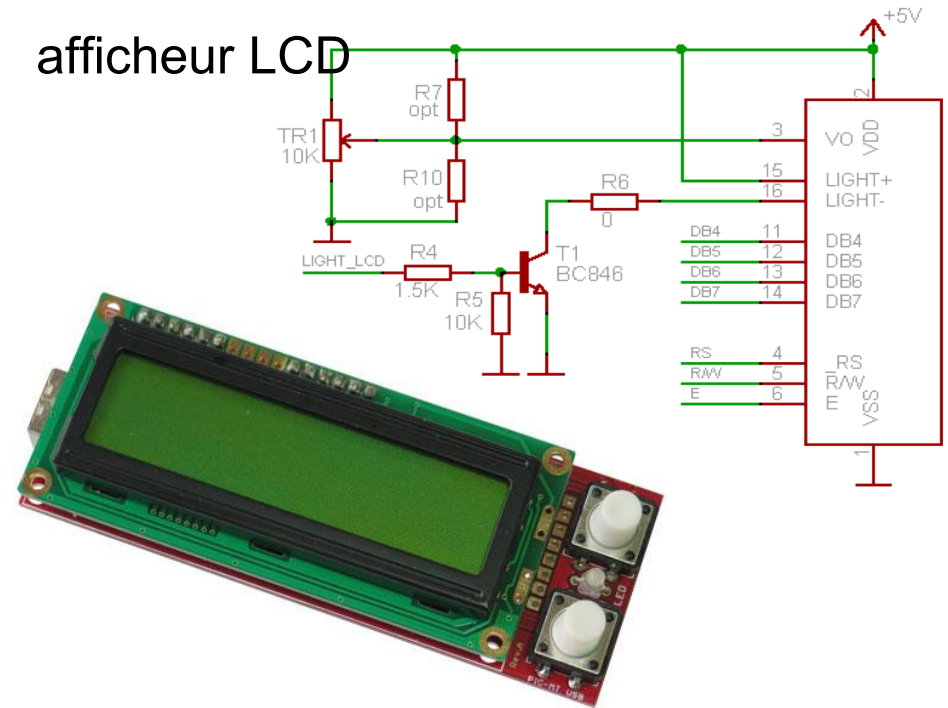
- La charge d'une capacité est "proportionnelle" à la résistance de charge : si on double la resistance on double le temps de charge

- Algorithme
 - GP2 = 0
 - compteur = 0
 - GP2 est mis en entrée
 - tantque** GP2 != 1
 - compteur++
 - fin tantque**
 - touche = fct(compteur)

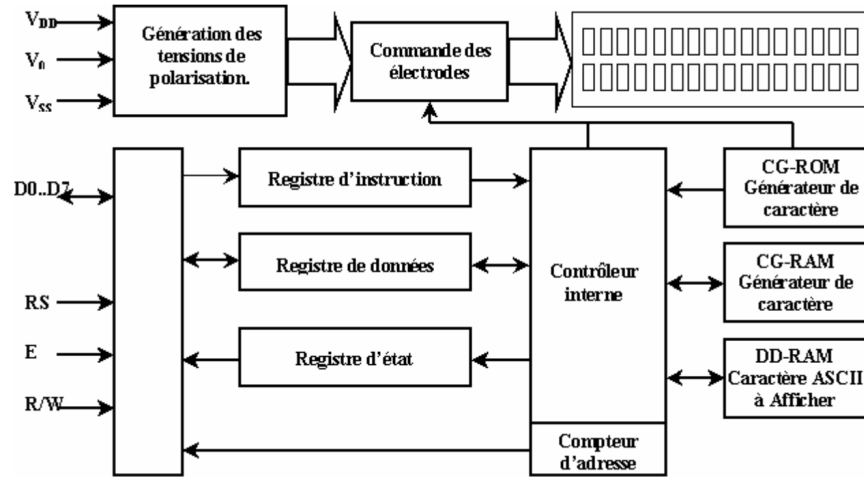
garder les 4 bits de poids forts du compteur



afficheur LCD

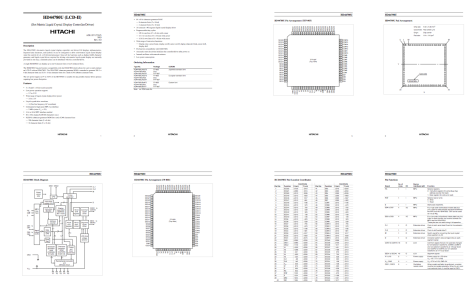
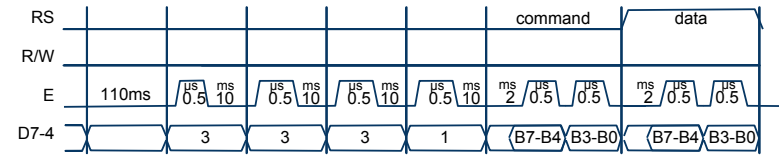


afficheur LCD



Chronogramme LCD

Cette information est extraite de la documentation



afficheur LCD

broche N°	Symbole	Fonction
1	VSS	0V
2	VDD	5V
3	V0	Réglage contraste ¹
4	RS	0 : Code instruction 1 : Donnee
5	R/W	1 : Lecture 0 : Ecriture
6	E	Horloge
7	D0	
8	D1	
9	D2	
10	D3	Bus de donnée Bidirectionnel ²
11	D4	
12	D5	
13	D6	
14	D7	

1 : le réglage de contraste s'effectue en appliquant une tension variable sur cette broche.

2 : Lors de l'utilisation en mode 4 bits seul les bits D4 à D7 sont utilisés. Les lignes correspondant de D0 à D4 sont laissées en l'air. On communique le quart de poids fort puis de poids faible.

lcd.inc

```

#define LCD_DIR          TRISD
#define LCD_PORT         PORTD
#define LCD_BL           LCD_PORT,3
#define LCD_E            LCD_PORT,2
#define LCD_RW           LCD_PORT,1
#define LCD_RS           LCD_PORT,0
#define LCD_CLR_DISP    0x01
#define LCD_DISP_ON     0x0C
#define LCD_DISP_OFF    0x08
#define LCD_CUR_HOME    0x02
#define LCD_CUR_OFF     0x0C
#define LCD_CUR_ON_UNDER 0x0E
#define LCD_CUR_ON_BLINK 0x0F
#define LCD_CUR_LEFT    0x10
#define LCD_CUR_RIGHT   0x14
#define LCD_CUR_UP      0x80
#define LCD_CUR_DOWN    0xC0
#define LCD_ENTER       0xC0
#define LCD_DD_RAM_ADDR 0x80
#define LCD_DD_RAM_ADDR2 0xC0

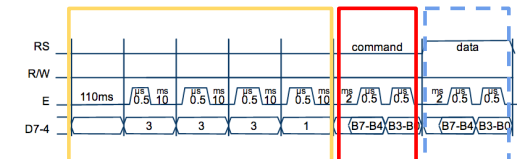
lcd_init macro
    call    _lcd_init
endm

lcd_send_lcdmd macro cmd
    movlw  cmd
    bcf   LCD_RS
    call  _lcd_send
endm

lcd_send_wdata macro
    bsf   LCD_RS
    call  _lcd_send
endm

lcd_send_ldata macro char
    movlw char
    bsf   LCD_RS
    call  _lcd_send
endm

lcd_send_fdata macro reg
    movf  reg, w
    bsf   LCD_RS
    call  _lcd_send
endm
    
```



```

;-----
; programme : affichage LCD
;-----
list           p=16f877      ; definit le processeur cible
errorlevel    -302          ; pas de message concernant les numéros de bank
list          m=0           ; pour un fichier lst soit sur une seule page
include       "p16f877.inc" ; declaration des noms de registres

; Definition du registre de configuration du PIC
; _CP_OFF : le code n'est pas protégé et peut être relu
; _WDT_OFF : pas de timer watch dog
; _PWRTE_ON : attente d'un délai après le power on
; _HS_OSC : oscillateur à quartz
; _LVP_OFF : pas de mode programmation basse tension
_CONFIG_CP_OFF & _WDT_OFF & _PWRTE_ON & _HS_OSC & _LVP_OFF

; réservation des registres
;-----
CBLOCK 0x70      ; banc commun
AB, A1, A2, A3, M0 ; registres de travail pour les programmes
ENDC

include "lcd.inc"

; reset + gestionnaire d'interruption
;-----
org      0
pagesel initialisation ; pour être compatible avec le bootloader
call    initialisation
goto    main

org      4          ; adresse du vecteur d'interruption
return  ; ne rien faire : effacer le bit GIE et sortir

; initialisation générale
;-----
initialisation
lcd_init
clrfs STATUS      ; pour être sûr d'être dans le banc 0
return

; programme principal
;-----
main
lcd_send_ldata 'L'
lcd_send_ldata '0'
lcd_send_ldata 'L'
goto $

include "lcd.asm"
;-----

```

lcd_main.asm

lcd.asm

2/3

```

_lcd_e_pulse
bsf          LCD_E
goto        $+1
goto        $+1
bcf          LCD_E
return

_lcd_init    ; sequence d'initialisation du lcd
BANKSEL     LCD_PORT      ; initialiser le LCD_PORT
clrfs       LCD_PORT
BANKSEL     LCD_DIR      ; place tous les signaux du LCD_PORT en sortie
clrfs       LCD_DIR
clrfs       STATUS      ; pour être sûr d'être dans le banc 0
bcf         LCD_RS      ; RS=0
bcf         LCD_RW      ; RW=0
movlw      110          ; 110ms
movwf      _lcd_wait    ; LCD_PORT=0b00110000;
movwf      LCD_PORT
call       _lcd_e_pulse  ; E_Pulse();
movlw      10           ; 10ms
call       _lcd_e_pulse  ; E_Pulse();
movlw      10           ; 10ms
call       _lcd_e_pulse  ; E_Pulse();
movlw      10           ; 10ms
call       _lcd_e_pulse  ; E_Pulse();
movlw      10           ; 10ms
call       _lcd_e_pulse  ; E_Pulse();
movlw      B'00110000'   ; LCD_PORT=0b00110000;
movwf      LCD_PORT
call       _lcd_e_pulse  ; E_Pulse();
lcd_send_lcmd LCD_DISP_ON
lcd_send_lcmd LCD_CLR_DISP
return

```

lcd.asm

1/3

```

; _lcd_wait permet d'attendre un multiple de 2ms
;-----

```

```

_lcd_wait macro delai
movlw      delai/2
call       _lcd_wait_ms
endm

```

```

_lcd_wait_2ms
clrfs     _lcd_tmp
call      $+5
call      $+4
call      $+3
decfsz   _lcd_tmp
goto     $-4
call     $+2
call     $+1
return

```

```

_lcd_wait_ms
call      _lcd_wait_2ms
addlw    -1
btfs     STATUS,Z
goto     $-3
return

```

lcd.asm

3/3

```

#define _lcd_data A0
#define _lcd_tmp A1

_lcd_send    ; envoi w
movwf       _lcd_data
bcf         LCD_RW      ; write
movlw      2           ; 2ms
movf       _lcd_data,w  ; LCD_PORT = (LCD_PORT & 0b00001111) | (lcd_data & 0b11110000)
call       _lcd_send_half
swapf     _lcd_data,w  ; LCD_PORT = (LCD_PORT & 0b00001111) | ((lcd_data<<4) & 0b11110000)
call       _lcd_send_half
return

_lcd_send_half ; envoi lcd_data
andlw     B'11110000'
movwf     _lcd_tmp
movf      LCD_PORT,w
andlw     B'00001111'
iorwf    _lcd_tmp,w
movwf    LCD_PORT
goto     _lcd_e_pulse ; E_Pulse();

```