

Outils de CAO pour VLSI

Flot de conception VLSI Alliance

Suite du module VLSI de M1 ou MVLSI de M2

Franck Wajsbürt / Jean-Paul Chaput

- 3 cours de 4 heures
 - ◆ 3 vues / vhdl / automate
 - ◆ Placement-routage
 - ◆ Vérification et layout

- 4 TME de 4 heures
 - ◆ Synthèse logique
 - ◆ Placement-routage
 - ◆ Vérification
 - ◆ Dessin de cellules

Cours

- Flot de conception / Modélisation
- Placement & Routage / Stratus (La Problématique)
- Placement & Routage / Stratus (Les Outils)
- Règles de dessin et dessin de cellules

TME

- TP1 : Synthèse?
- TP2 : Placement & Routage
- TP3 : Générateur Stratus
- TP4 : Dessin de cellule

Annales