

# Outils de CAO pour VLSI

Flot de conception VLSI Alliance

Franck Wajsbürt / Jean-Paul Chaput

- 4 cours
  - ◆ 3 vues / vhdl / automate
  - ◆ Status et base du langage Python
  - ◆ Placement-routage
  - ◆ Outil de verification et dessin de cellules
  
- 4 TME
  - ◆ Synthèse logique
  - ◆ Placement-routage chemin de donnée
  - ◆ Placement-routage cellules standard
  - ◆ Dessin de cellules