

Outils de CAO pour VLSI

Flot de conception VLSI Alliance

Franck Wajsbürt / Jean-Paul Chaput

- 4 cours
 - ◆ C1 : Flot de conception / Modélisation
 - ◆ C2 : Status et base du langage Python
 - ◆ Placement-routage
 - ◆ Outil de verification et dessin de cellules

- 4 TME
 - ◆ TP1 : Synthèse logique?
 - ◆ [[wiki:ToolsTp2-2010](#)] TP2 : Placement-routage chemin de donnée
 - ◆ Placement-routage cellules standard
 - ◆ Dessin de cellules