

Outils de CAO pour VLSI

Flot de conception VLSI Alliance

Franck Wajsbürt / Jean-Paul Chaput

- 4 cours
 - ◆ C1 : Flot de conception / Modélisation
 - ◆ C2 : Status et base du langage Python
 - ◆ Placement-routage
 - ◆ Outil de verification et dessin de cellules
- 4 TME
 - ◆ TP1 : Synthèse Logique?
 - ◆ TP2 : Placement-routage Chemin de Données (Datapath)
 - ◆ TP3 : Placement-routage Cellules Précaractérisées (Standart Cells)?
 - ◆ Dessin de cellules