

Outils de CAO pour VLSI

Flot de conception VLSI Alliance

Franck Wajsbürt / Jean-Paul Chaput

Cours

- C1 : Flot de conception / Modélisation
- C2 : Status et base du langage Python
- C3 : Placement/Routage
- C4 : Dessin de cellules et Outils de verification

TME

- TP1 : Synthèse Logique?
- TP2 : Placement-routage Chemin de Données (Datapath)
- TP3 : Placement-routage Cellules Précaractérisées (Standart Cells)?
- TP4 : Dessin de cellules

annales

- examen 2010
- examen 2011