

# VLSI2 Conception de circuits numériques avancés (5I159)

Pirouz Bazargan (responsable) / Franck Wajsbürt / Matthieu Tuna / Jean-Paul Chaput

## Cours

- C4 : Flot Alliance : Modélisation et Synthèse (2p)

## TME

- TP1 : Synthèse Logique?