

VLSI-2

Pirouz Bazargan (responsable) / Franck Wajsbürt / Matthieu Tuna / Jean-Paul Chaput

Cours

- C4 : Flot Alliance : Modélisation et Synthèse (2p)
- C5 : Flot Alliance : Langage Stratus et Placement Routage
- C6 : Flot Alliance : Dessin de cellule

TME

- TP1 : Synthèse Logique?
- TP2 : Stratus / Placement & Routage
- TP3 : Dessin de cellule?