

MEHREZ HABIB
62 ANS
NATIONALITE FRANCAISE

PROFESSEUR D'UNIVERSITE
UNIVERSITE PARIS VI
LABORATOIRE LIP6



Adresse personnelle :

56, rue Meissonier
94400 VITRY SUR SEINE

Tél.: 09 50 34 11 70

Bureau:

Laboratoire LIP6/ASIM
Université Pierre et Marie CURIE (Paris VI)
Maison de la Pédagogie
4, place Jussieu- 75005 Paris.
Tél.: 01 44.27.47.61
Fax: 01 44.27.72.80
émail: Habib.Mehrez@lip6.fr

PRINCIPAUX ATOUTS

- **32 ANNEES D'ENSEIGNEMENT (MASTER, DEA MEMI, MAITRISES INFORMATIQUE ET EEA, DESS CIMI, DEUG PM ET SCM)**
- **36 ANNEES DE RECHERCHE (PARIS XI, LCR THOMSON, UPMC)**
- **COLLABORATIONS NATIONALES ET INTERNATIONALES (ENST, INPG, LIP LYON, UNIVERSITES BRESILIENNES ET TUNISIENNES)**
- **COLLABORATIONS INDUSTRIELLES (CEA, LETI, ATMEL, ST, PHILIPS)**
- **ENCADREMENT DE 32 THESES D'UNIVERSITE EN CAO&VLSI**
- **68 FOIS MEMBRE DE JURY DE THESE DONT 13 FOIS PRESIDENT**
- **30 FOIS RAPPORTEUR DE THESE**
- **45 FOIS RAPPORTEUR POUR REVUES ET CONFERENCES**
- **PLUS DE 170 PUBLICATIONS INTERNATIONALES DANS LES CONFERENCES ET LES REVUES**
- **DEUX DEPOTS DE BREVETS (EN FRANCE ET AUX US)**
- **DEUX PARTICIPATIONS A LA CREATION DE STARTUPS POUR VALORISER LES RECHERCHES DU LABORATOIRE**
- **MONTAGE DE PLUSIEURS PROJETS ANR ET SYSTEM @TIC (SEFPGA, ASTECAS, PPR, ROBUST FPGA)**
- **PLUSIEURS FOIS RESPONSABLE D'EQUIPES EN R&D**
- **PLUSIEURS ANNEES DE RESPONSABILITES ADMINISTRATIVES ET COLLECTIVES**

DIPLOMES

1980 **DEA ELECTRONIQUE**
Université d'ORSAY (Paris XI)

1983 THESE DE DOCTORAT TROISIEME CYCLE (Électronique)
Université d'ORSAY (Paris XI) LCR THOMSON Corbeville ORSAY

"ÉTUDE ET CLASSIFICATION DES ALGORITHMES DE LA TRANSFORMATION DE FOURRIER RAPIDE. APPLICATION A LA CONCEPTION D'UN CIRCUIT "PAPILLON FFT" INTEGRE: UNITE ARITHMETIQUE DE BASE D'UN PROCESSEUR FFT"

1991 THESE DE DOCTORAT D'ÉTAT (Informatique):
Université Pierre et Marie Curie (Paris 6)

"DES ARCHITECTURES VLSI PIPELINES POUR LES ALGORITHMES NUMÉRIQUES A FLOTS DE DONNÉES EN REPRÉSENTATIONS ARITHMÉTIQUES VIRGULE FIXE ET VIRGULE FLOTTANTE"

EMPLOIS OCCUPES

Depuis 82-83 à l'Université PARIS VI, Laboratoire LIP6/ASIM (ex MASI), j'ai assuré des emplois d'enseignant chercheur dans divers domaines de la micro-électronique et de l'informatique (conception VLSI, architectures et algorithmes numériques, systèmes à base de microprocesseurs, architecture avancée, test et testabilité, algorithmique et programmation, DSP):

82-84: VACATAIRE
84-87: ASSISTANT ASSOCIE
87-2001: MAITRE DE CONFERENCES
2001-2017: PROFESSEUR D'UNIVERSITE

ACTIVITES D'ENSEIGNEMENT EFFECTUEES (MOTS CLEFS)

ENSEIGNEMENTS EN MASTER ACSI (Archi. et Conception des Syst. Intégrés)
ENSEIGNEMENTS EN DEA MEMI (Micro-électronique Microinformatique)
ENSEIGNEMENTS EN DESS CIMI (Circuits Intégrés et Micro-électronique)
ENSEIGNEMENTS EN MAITRISES D'INFORMATIQUE et EEA
ENCADREMENT DE PROJETS (DEA, MAITRISE, MASTER)
ENSEIGNEMENT EN DEUG PM, SCM et L (Algorithmique et Programmation)

ACTIVITES DE RECHERCHES EFFECTUEES (MOTS CLEFS)

Orientées vers les architectures VLSI numériques à haut débit, les outils de synthèse d'architectures, le test, testabilité et l'autocontrôle.

- Architectures VLSI pipelines pour les algorithmes à flots de données
- Architectures de processeurs VLSI
- Adéquation Algorithme Architecture
- Opérateurs arithmétiques en virgules fixe et flottante
- Génération procédurale d'architectures de blocs fonctionnels portables (IP cores)
- Génération d'architectures parallèles data flow pour le traitement numérique
- Outils de test, testabilité et autocontrôle
- Architectures reconfigurables et outils pour les FPGAs embarqués (eFPGA)
- Architectures reconfigurables et outils pour les FPGAs embarqués (eFPGA) sécurisés contre les attaques de type DPA.

SOUTIENS RECUS

-CONTRATS DE RECHERCHE (ANR, System@tic, Region, FUI, FEDER,CEA, LETI, ATMEL, PHILIPS, ST etc.)

PUBLICATIONS

Plus de 170 publications Internationales notamment à l'ESSCIRC, ICTC, CCVLSI, ICM, IEEE, ISCAS, EUROMICRO, ICSPAT, IEEE VLSI DESIGN, MIXVLSI, IEEE ETW, SBCCI, ISVLSI, PRIME, DTIS etc.

Plusieurs publications nationales et internes du laboratoire.

Une trentaine de publications à diffusion restreinte liées aux contrats de recherche (CEA, LETI, Philips et ST)

RESPONSABILITES ADMINISTRATIVES ET COLLECTIVES

(Accomplies ou en cours)

Responsable de l'équipe CIAN (Circuits Intégrés Analogiques et Numériques) du département SoC (Systèmes sur Puce) du LIP6 (Laboratoire d'Informatique de Paris 6). L'équipe comporte en moyenne 35 membres.

Membre du conseil scientifique du LIP6

Membre du conseil du laboratoire LIP6

Responsable pédagogique de l'option systèmes du MASTER ACSI

Responsable des stages Pro du Master M2 ACSI

Membre de l'EFU du L

Responsabilité de la section SCM21 du DEUG (130 étudiants)

Responsable de la collaboration industrielle avec le CEA, Philips et ST concernant mes axes de recherche.

Représentant de l'équipe pendant plusieurs années au CEMIP (Pôle Paris centre du CNFM) et CMP.

Expert auprès de plusieurs organismes dont (ANR, ANRT, ANVAR)

Editeur associé Microelectronics Journal